

<u>Inhalt: Interface-Spheltungen</u>	<u>Seite</u>
1.0. Einleitung	6
2.0. Typenübersicht, geordnet nach Ländern - Übersicht 1	8
3.0. Signalverstärker - Übersicht 2	22
4.0. Pegelumsetzer - Übersicht 3	23
5.0. Anzeigedekoder/Treiber - Übersicht 4	24
5.1. Kenndaten 75491	26
5.2. Kenndaten 75492	27
5.3. Kenndaten Transistorarray B 315/325/360/380	29
5.4. Kenndaten Transistorarray B 340/341/342 D	32
5.5. Kenndaten Transistorarray UL 1111 N/ULA 6111 N	35
5.6. Kenndaten Dekoder D/E 345 - D/E 348 D	37
6.0. Periphere Treiber - Übersicht 5	40
6.1. Periphere Treiber 75450	41
6.2. Periphere Treiber 75451/75452	44
6.3. 2 UND-Treiber K 155 LI 5	47
6.4. 2fach TTL-MIS-Treiber 1 NS 75361	49
6.5. 2fach TTL-MIS-Treiber D 461 D	51
6.6. Treiber - IS D 410 D	53
6.7. Treiber - IS E 412 D	56
7.0. Leitungstreiber - Übersicht 6	60
7.1. Leitungstreiber DL 540/541 D	64
7.2. Leitungstriebler DL 2631 D	67
8.0. Leitungsempfänger - Übersicht 7	70
8.1. BUS-Leitungstreiber 1 LP 6885 - 87	72
8.2. Leitungsempfänger DL 2632 D	74
9.0. Leitungstreiber/-empfänger (LTE) - Übersicht 8	78
9.1. BUS-Leitungstreiber/-empfänger 1 LP 6880	79
10.0. Mikroprozessor-Interface-Schaltkreise - Übersicht 9	83
10.1. 1- aus 8-Binärdekoder DS 8205 D	84

10.2. BUS-Treiber mit Speicher DS 8212 D	86
10.3. Prioritäts-Steuereinheit MH 3214	89
10.4. 4bit-BUS-Treiber DS 8216 D	93
10.5. Taktgeber und Treiber MH 8224	95
10.6. 4bit-bidirektionaler BUS-Treiber MH 3226	98
10.7. System-Steuerschaltkreis und Zweiweg-BUS-Treiber MH 8228	99
10.8. Puffer-Empfänger MH 8641	103
10.9. Speicher und BUS-Treiber DS 8282/DS 8283 D	
10.10. Bidirektionaler BUS-Treiber DS 8286/DS 8287 D	109
10.11. Systemtaktgenerator DL 8127 D	111
11.0. Zeitbausteine - Übersicht 10	117
12.0. Erläuterungen der verwendeten Abkürzungen	118
13.0. Literaturverzeichnis	119