

# Inhaltsverzeichnis

Vorwort	Seite
1.2.5. Advanced-Low-Power-Schottky-TTL (ALS-TTL)	113
Übersicht 16	114
"Angebot für ALS-TTL-Typen aus der CSSR"	
1.2.7. Kurzübersicht über die Zuordnung der TTL- Logiktypen nach Hauptfunktionen	115
Übersicht 17	115
"Positiv - UND - Gatter"	
Übersicht 18	115
"Positiv - ODER - Gatter"	
Übersicht 19	116
Positiv - NOR - Gatter	
Übersicht 20	117
"UND/ODER - invertierende Gatter/Inverter	
Übersicht 21	119
„Treiber“	
Übersicht 22	121
"Expander, expandierender Gatter	
Übersicht 23	122
"Schmitt - Trigger"	
Übersicht 24	122
"Multivibratoren"	
Übersicht 25	123
"Recheneinheiten"	
Übersicht 26	124
"Positiv - NAND - Gatter	
Übersicht 27	127
"Zähler"	
Übersicht 28	131
"Schieberegister"	
Übersicht 29	133
"Dekoder / Demultiplexer	
Übersicht 30	134
„Dekoder/Treiber“	
Übersicht 31	136
„Flipflops“	
Übersicht 32	139

"Latches / File / Register"	
Übersicht 33	141
„Umsetzer / Datenselektoren / Multiplexer“	
Übersicht 34	143
"Leitungstreiber / Transceiver"	
Übersicht 35	144
"Paritäts-Generatoren /-Prüfer	
Übersicht 36	144
"Komparatoren"	
Übersicht 37	144
"VCO's"	
1.3. Langsame störsichere Logik (LSL )	145
1.3.2. Typenreihe MZH	145
Kurzkenndaten ausgewählter LSL - Typen	
1.4. Emittergekoppelte Transistorlogik (ECL)	151
1.4.1. ECTL - Serie K 500	152
Übersicht 38	153
"ECL - Serie K 500"	
1.4.2. ECL - Serie K 1800	155
Übersicht 39	
1.5. Integrierte Injektionslogik ( I <sup>2</sup> L )	156
MH 100 ; MH 101 ; MH 102 ; MH1 KK 1	
1.6. Speicher	169
1.6.1. Schreib - Lese - Speicher ( RAM )	169
Übersicht 40	
1.6.2. Festwertspeicher ( ROM )	171
Übersicht 41	
1.6.3. Programmierbarer Festwertspeicher ( PROM )	172
Übersicht 42	
Kurzkenndaten ausgewählter Speichertypen	